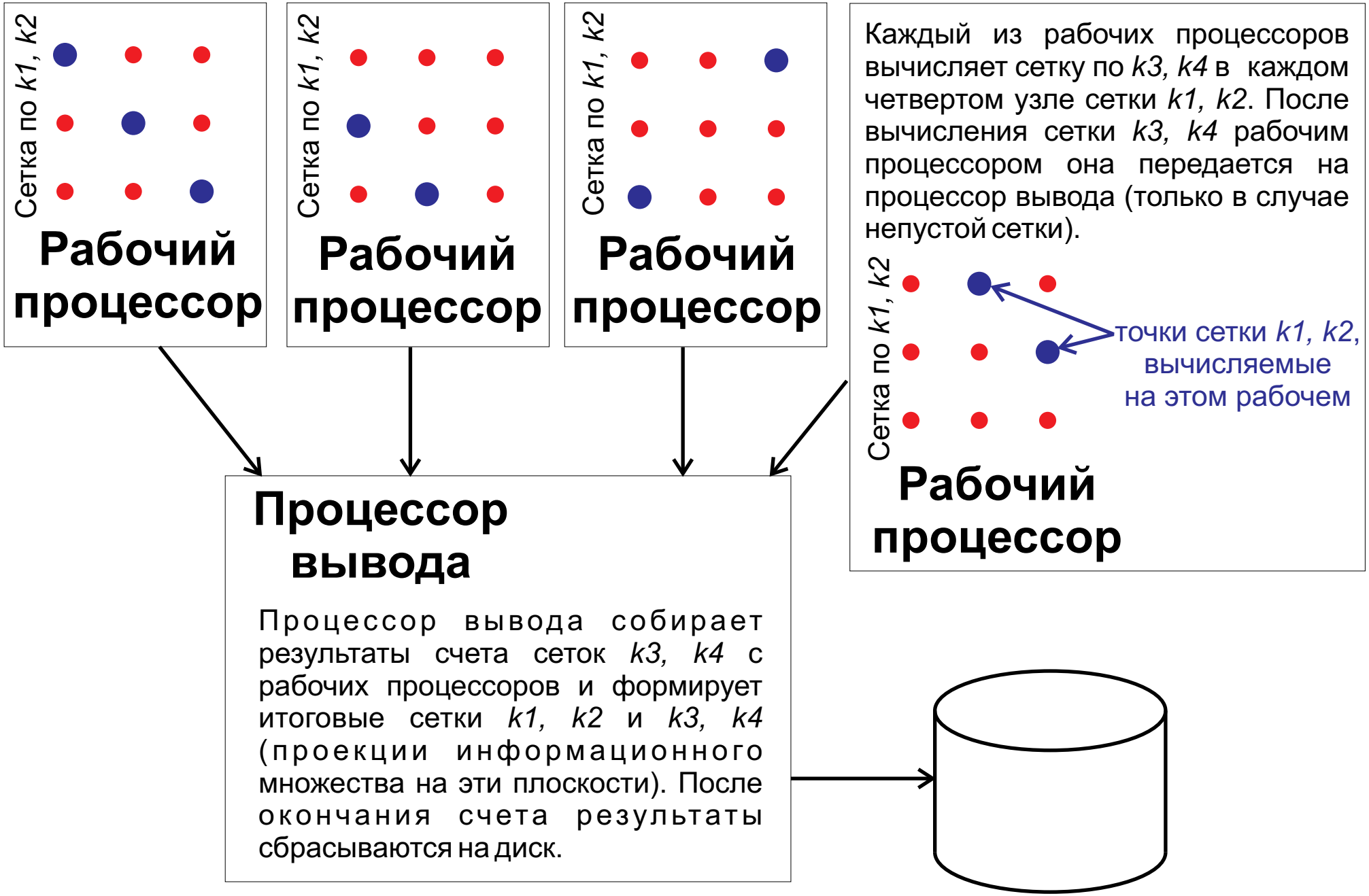Схема распараллеливания
(на примере пяти процессоров)